

ỦY BAN NHÂN DÂN TỈNH ĐỒNG THÁP
TRƯỜNG CAO ĐẲNG NGHỀ ĐỒNG THÁP



GIÁO TRÌNH

MÔ ĐUN: VI XỬ LÝ

NGÀNH, NGHỀ: ĐIỆN TỬ CÔNG NGHIỆP

TRÌNH ĐỘ: CAO ĐẲNG, TRUNG CẤP

*(Ban hành kèm theo Quyết định Số: /QĐ-TCĐNĐT ngày 13 tháng 7 năm 2017
của Hiệu trưởng Trường Cao đẳng Nghề Đồng Tháp)*

Đồng Tháp, năm 2017

TaiLieu.vn

TUYÊN BỐ BẢN QUYỀN

Tài liệu này thuộc loại sách giáo trình nên các nguồn thông tin có thể được phép dùng nguyên bản hoặc trích dùng cho các mục đích về đào tạo và tham khảo.

Mọi mục đích khác mang tính lệch lạc hoặc sử dụng với mục đích kinh doanh thiếu lành mạnh sẽ bị nghiêm cấm.

TaiLieu.vn

LỜI GIỚI THIỆU

Để thực hiện biên soạn giáo trình đào tạo nghề Điện tử công nghiệp ở trình độ Cao Đẳng Nghề và Trung Cấp Nghề, giáo trình Vi xử lý là một trong những giáo trình môn học đào tạo chuyên ngành được biên soạn theo nội dung chương trình khung được Bộ Lao động Thương binh Xã hội và Tổng cục Dạy Nghề phê duyệt. Nội dung biên soạn ngắn gọn, dễ hiểu, tích hợp kiến thức và kỹ năng chặt chẽ với nhau, logic.

Khi biên soạn, nhóm biên soạn đã cố gắng cập nhật những kiến thức mới có liên quan đến nội dung chương trình đào tạo và phù hợp với mục tiêu đào tạo, nội dung lý thuyết và thực hành được biên soạn gắn với nhu cầu thực tế trong sản xuất đồng thời có tính thực tiễn cao.

Nội dung giáo trình được biên soạn với dung lượng thời gian đào tạo 120 giờ gồm có:

Bài 24-01: Tổng quan về các hệ vi xử lý.

Bài 24-02: Các đơn vi vi xử lý trung tâm.

Bài 24-03: Bộ nhớ trong của hệ vi xử lý.

Bài 24-04: Thiết bị vào ra của hệ vi xử.

Trong quá trình sử dụng giáo trình, tùy theo yêu cầu cũng như khoa học và công nghệ phát triển có thể điều chỉnh thời gian và bổ sung những kiến thức mới cho phù hợp. Trong giáo trình, chúng tôi có đề ra nội dung thực tập của từng bài để người học cũng cố và áp dụng kiến thức phù hợp với kỹ năng. Tuy nhiên, tùy theo điều kiện cơ sở vật chất và trang thiết bị, các trường có thể sử dụng cho phù hợp.

Tuy nhiên, tùy theo điều kiện cơ sở vật chất và trang thiết bị, các trường có thể sử dụng cho phù hợp. Mặc dù đã cố gắng tổ chức biên soạn để đáp ứng được mục tiêu đào tạo nhưng không tránh được những khiếm khuyết. Rất mong nhận được đóng góp ý kiến của các thầy, cô giáo, bạn đọc để nhóm biên soạn sẽ hiệu chỉnh hoàn thiện hơn. Các ý kiến đóng góp xin gửi về Trường Cao đẳng nghề Đồng Tháp.

Đồng Tháp, ngày tháng năm 2017

Tham gia biên soạn

MỤC LỤC

	TRANG
TUYÊN BỐ BẢN QUYỀN	1
LỜI GIỚI THIỆU	3
MỤC LỤC	4
Bài 1: TỔNG QUAN VỀ CÁC HỆ VI XỬ LÝ	8
1. Các hệ đếm:	8
1.1. Hệ thập phân (Decimal Number System):	9
1.2. Hệ nhị phân (Binary Number System):	9
1.3. Hệ thập lục phân (Hexadecimal Number System):	11
1.4. Mã BCD (Binary Coded Decimal):	12
1.5. Mã hiển thị Led 7 thanh (7-segment display):	12
2. Chuyển đổi lẫn nhau giữa các hệ đếm:	14
2.1. Hệ nhị phân và hệ thập phân:	14
2.2. Hệ nhị phân và hệ hex:	15
3. Mã hóa thông tin:	15
3.1. Mã hóa các thông tin không số:	15
3.2. Xét trường hợp biểu diễn số:	20
3.3. Biểu diễn dữ liệu số trong máy tính:	23
3.4. Biểu diễn vật lý của thông tin trong máy tính:	24
4. Các phép toán số học đối với số hệ nhị phân:	24
4.1. Phép cộng và phép trừ:	24
4.2. Số bù hai:	26
4.3. Phép nhân và phép chia:	28
5. Cấu trúc của hệ vi xử lý và máy vi tính:	36
5.1. Lịch sử phát triển các trung tâm vi xử lý:	36
5.2. Cấu trúc cơ bản của hệ vi xử lý:	39
5.3. Từ hệ Vi xử lý đến máy vi tính PC:	45
Bài 2: CÁC ĐƠN VI VI XỬ LÝ TRUNG TÂM	48
1. Trung tâm vi xử lý μP 8085:	48
1.1. Các nhóm tín hiệu trong $\mu 8085$:	50
1.2. Khái niệm và bản chất vật lý của các bus trong hệ vi xử lý:	52
1.3. Các mạch 3 trạng thái, mạch chốt và mạch khuếch đại BUS 2 chiều: ...	53
1.4. Biểu đồ Timing thực hiện lệnh của CPU $\mu P8085$:	58
1.5. Ngắt (Interrupt):	62

1.6. Truy nhập trực tiếp bộ nhớ (Direct Memory Access - DMA):.....	63
1.7. Vi chương trình (Microprogram) và tập lệnh của $\mu P8085$:	64
1.8. Vài nét về lập trình cho 8085:	88
2. Các trung tâm vi xử lý họ 80x86:.....	90
2.1. Mô tả chân của μP 8086 và các tín hiệu:	90
2.2 Cấu trúc Trung tâm Vi xử lý họ 80x86:	93
2.3 Hệ thống thanh ghi trong các $\mu P80x86$:	95
2.4. Các chế độ làm việc MIN/MAX:	101
2.5. Phương thức quản lý bộ nhớ, các mode địa chỉ:	101
2.6. Phương thức đánh địa chỉ thiết bị ngoại vi:	106
2.7. Các mạch multiplexer, decoder, PLA:	107
2.8. Sơ lược về lập trình hợp ngữ:.....	110
3. Cấu trúc và tính năng của một số chip vi xử lý hiện đại:.....	110
3.1 Cấu trúc chip Vi xử lý Pentium:	145
3.2. Cấu trúc RISC, CISC:	148
3.3 Quản lý bộ nhớ:.....	151
3.4. Bộ nhớ cache:.....	152
Bài 3: BỘ NHỚ TRONG CỦA HỆ VI XỬ LÝ	155
1. Bộ nhớ trong hệ vi xử lý:	155
1.1. Phần tử nhớ, vi mạch nhớ, từ nhớ và dung lượng bộ nhớ:	156
1.2. Vài nét về bộ nhớ trong của hệ vi xử lý và máy tính:	158
1.3 Phân loại các chip nhớ ROM, RAM :	161
2. Tổ chức bộ nhớ cho hệ vi xử lý:	163
2.1. Tổ chức bộ nhớ vật lý:	163
2.2. Thiết kế vi nhớ cho hệ vi xử lý:	165
Bài 4: THIẾT BỊ VÀO RA CỦA HỆ VI XỬ LÝ	169
1. Bàn phím HEX (keyboard):	169
2. Ghép nối bàn phím với hệ vi xử lý:.....	174
2.1. Hệ thống bàn phím của máy vi tính:	175
2.2. Quá trình truyền dữ liệu từ bàn phím cho CPU:	176
3. Mạch điều khiển và lập trình chỉ thị 7-segment:.....	179
4. Màn hình (Monitor):.....	181
4.1 Màn hình ống tia âm cực CRT (Cathode Ray Tube):	181
4.2 Ghép nối màn hình với hệ Vi xử lý:.....	183
4.3. Bộ điều khiển màn hình CRTC:.....	185

MÔ ĐUN VI XỬ LÝ

Mã mô đun: MĐ 24

❖ Vị trí, tính chất, ý nghĩa và vai trò của mô đun:

- Vị trí của mô đun: Mô đun được bố trí dạy cuối chương trình sau khi học xong các môn học cơ bản như linh kiện điện tử, đo lường điện tử, kỹ thuật xung - số, điện tử công suất....

- Tính chất của mô đun: Là mô đun bắt buộc.

- Ý nghĩa của mô đun: sau khi học xong mô đun Vi xử lý, người học phải biết lập trình một số ứng dụng từ đơn giản đến phức tạp và xử lý được các kết nối máy tính với thiết bị ngoại vi.

- Vai trò của mô đun: Giáo trình mô đun “Vi xử lý” nhằm cung cấp cho người học những kiến thức về lập trình và giao tiếp với máy tính bằng vi xử lý.

❖ Mục tiêu của mô đun:

- Về kiến thức:

+ Trình bày được về hệ đếm và mã hóa trong máy tính, tương tác giữa máy tính và vi xử lý, các bộ vi xử lý intel đang được ứng dụng.

+ Giải thích được nguyên lý làm việc các hệ điều khiển ứng dụng vi xử lý.

- Về kỹ năng:

+ Lập trình hợp ngữ một số bài tập cơ bản một cách thành thạo.

+ Xử lý được một số dạng kết nối máy tính với vi xử lý và các thiết bị ngoại vi.

+ Phát triển được các hệ điều khiển trên cơ sở khối trung tâm là vi xử lý.

- Về thái độ: Rèn luyện tính tỷ mỉ, chính xác và an toàn vệ sinh công nghiệp

Mã bài	Tên các bài trong mô đun	Thời gian			
		Tổng số	Lý thuyết	Thực Hành	Kiểm tra
MĐ24-01	Tổng quan về các hệ vi xử lý	10	4	5	1
1.	Các hệ đếm	2	1,2	0,8	

2.	Chuyển đổi lẫn nhau giữa các hệ đếm	1	0,5		0,5
3.	Mã hóa thông tin	3	1	2	
4.	Các phép tính trong hệ đếm nhị phân	3	0,8	1,7	0,5
5.	Cấu trúc của hệ vi xử lý và máy vi tính	1	0,5	0,5	
MĐ24-02	Các đơn vị vi xử lý trung tâm	40	10	29	1
1.	Trung tâm vi xử lý μ P 8085	15	4	11	
2.	Các trung tâm vi xử lý họ 80x86	15	4	11	
3.	Cấu trúc và tính năng của một số chip vi xử lý hiện đại	10	2	7	1
MĐ24-03	Bộ nhớ trong của hệ vi xử lý	30	6	23	1
1.	Bộ nhớ trong hệ vi xử lý	15	3	12	
2.	Tổ chức bộ nhớ cho hệ vi xử lý	15	3	11	1
MĐ24-04	Thiết bị vào ra của hệ vi xử	40	10	28	2
1.	Bàn phím HEX (keyboard)	8	2	6	
2.	Ghép nối bàn phím với hệ vi xử lý	12	4	8	
3.	Mạch điều khiển và lập trình chỉ thị 7 thanh	8	1,5	5,5	1
4.	Màn hình	12	2,5	8,5	1
Tổng cộng		120	30	85	5

BÀI 1

TỔNG QUAN VỀ CÁC HỆ VI XỬ LÝ

Mã bài: MĐ24-01

Giới thiệu

Khoa học kỹ thuật đang ngày càng phát triển rất mạnh mẽ, các công nghệ mới thuộc các lĩnh vực khác nhau nhờ đó đã ra đời nhằm đáp ứng nhu cầu của xã hội và kỹ thuật **Vi xử lý** cũng nằm trong số đó. Hiện nay kỹ thuật Vi xử lý đã được giảng dạy rộng rãi ở các trường Đại học và Cao đẳng trong cả nước, tuy nhiên lĩnh vực mới này (**Vi xử lý**) vẫn đang còn rất mới mẻ, và những ứng dụng của nó vẫn chưa được khai thác triệt để trong các hệ thống điều khiển, đo lường và điều chỉnh của các dây chuyền công nghiệp.

Mục tiêu:

- Trình bày được một số hệ đếm, và các mã thường dùng trong hệ vi xử lý.
- Tính toán, chuyển đổi được các phép toán nhị phân.
- Trình bày được cách biểu diễn thông tin trong các hệ vi xử lý.
- Rèn luyện tính tư duy, tác phong trong công nghiệp.

1. Các hệ đếm:

Mục tiêu: Trình bày được một số hệ đếm, và các mã thường dùng trong hệ vi xử lý.

❖ Nguyên lý của việc viết số.

- Một số được viết bằng cách đặt kề nhau các **ký hiệu**, được chọn trong một tập hợp xác định. Mỗi ký hiệu trong một số được gọi là **số mã** (số hạng, digital).

Ví dụ: Trong hệ thống thập phân (cơ số 10) tập hợp này gồm 10 ký hiệu rất quen thuộc, đó là các con số từ 0 đến 9:

$$S_{10} = \{0, 1, 2, 3, 4, 5, 6, 7, 8, 9\}$$

- Khi một số gồm nhiều số mã được viết, giá trị của các số mã tùy thuộc vị trí của nó trong số đó. Giá trị này được gọi là **trọng số** của số mã.

- Trong triển khai, số mũ của đa thức chỉ vị trí của một ký hiệu trong một số với quy ước vị trí của hàng đơn vị là 0, các vị trí liên tiếp về phía trái là 1, 2, 3, Nếu có phần lẻ, vị trí đầu tiên sau dấu phẩy là -1, các vị trí liên tiếp về phía phải là -2, -3,Ta thấy, số 9 đầu tiên (sau số 1) có trọng số là 900 trong khi số 9 thứ hai chỉ là 90.

- Với 2 ký hiệu giống nhau trong hệ 10, ký hiệu đứng trước có trọng số

gấp 10 lần ký hiệu đứng ngay sau nó. Điều này hoàn toàn đúng cho các hệ khác. Ví dụ, đối với hệ nhị phân (cơ số 2) thì tỉ lệ này là 2.

- Có rất nhiều hệ thống số được sử dụng trong kỹ thuật số, các hệ đếm thông dụng nhất là: hệ thập phân (decimal number system), nhị phân (binary number system), thập lục phân (hexadecimal number system)....

1.1. Hệ thập phân (Decimal Number System):

- Đây là hệ đếm mà chúng ta sử dụng hàng ngày. Hệ đếm này sử dụng mười chữ số '0'..'9' để biểu diễn các số hệ 10. Chữ số '0' biểu diễn số 0, chữ số '1' biểu diễn số 1,... Khi đếm đến 10 thì hết số nên phải thêm 1 sang hàng bên trái để thành '10' (mười) rồi lại tiếp tục đếm '11', '12', '13',... Một số hệ 10 có giá trị bằng tổng giá trị của từng chữ số nhân với trọng số tương ứng của chữ số. Trọng số của chữ số thứ i là 10^i .

Ví dụ: $12345,67 = 1 \times 10^4 + 2 \times 10^3 + 3 \times 10^2 + 4 \times 10^1 + 5 \times 10^0 + 6 \times 10^{-1} + 7 \times 10^{-2}$.

- Khi làm việc với nhiều hệ đếm các số hệ 10 có thêm chữ D ở cuối để chỉ ra rằng đó là số hệ 10.

Ví dụ: 12,25_D.

Tổng quát hóa cho hệ đếm cơ số a bất kỳ ($a \geq 2, a \in \mathbb{N}$):

- Sử dụng a chữ số để biểu diễn các số hệ a . Chữ số có giá trị nhỏ nhất là '0', chữ số có giá trị lớn nhất tùy thuộc vào từng hệ đếm nhưng có giá trị là $a-1$.

- Giá trị (lượng) của một số hệ a bằng tổng giá trị của từng chữ số nhân với trọng số tương ứng của chữ số. Trọng số của chữ số thứ i là a_i .

Ví dụ: Số 5346,72 biểu diễn như sau:

$$5346,72 = 5 \cdot 10^3 + 3 \cdot 10^2 + 4 \cdot 10^1 + 6 + 7 \cdot 10^{-1} + 2 \cdot 10^{-2}$$

- Tuy nhiên, trong các mạch điện tử, việc lưu trữ và phân biệt 10 mức điện áp khác nhau rất khó khăn nhưng việc phân biệt hai mức điện áp thì lại dễ dàng. Do đó, người ta sử dụng hệ nhị phân để biểu diễn các giá trị trong hệ thống số. Trong số thập phân thì:

+ Số tận cùng bên trái là số có giá trị lớn nhất MSD (Most Significant Digit).

+ Số tận cùng bên phải là số có giá trị nhỏ nhất LSD (Least Significant Digit).

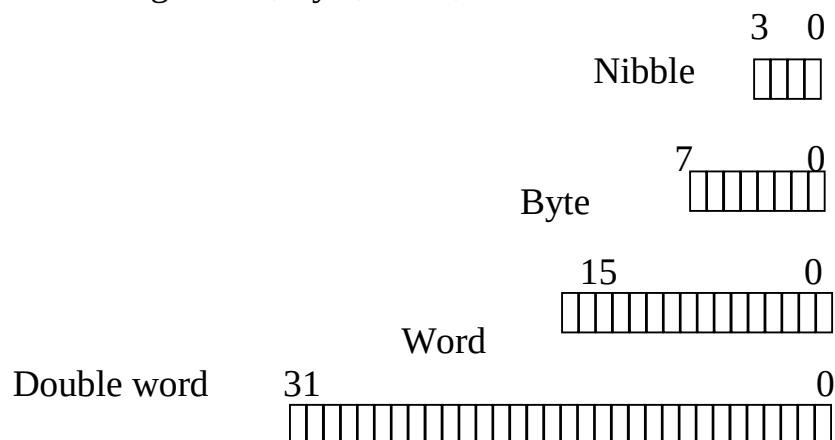
1.2. Hệ nhị phân (Binary Number System):

- Hệ nhị phân gồm có 2 chữ số: 0 và 1, ký số nhị phân gọi là bit (binary digit). Cơ số hệ nhị phân hay gọi là cơ số 2. Một số nhị phân (binary digit)

thường được gọi là **bit**. Một chuỗi gồm 4 bit nhị phân gọi là **nibble**, chuỗi 8 bit gọi là **byte**, chuỗi 16 bit gọi là **word** và chuỗi 32 bit gọi là **double word**. Bit tận cùng bên trái là bit có giá trị lớn nhất **MSB** (**M**ost **S**ignificant **b**it), bit tận cùng bên phải là bit có giá trị nhỏ nhất **LSB** (**L**east Significant **b**it). Một số trong hệ nhị phân được biểu diễn theo số mũ của 2. Ta thường dùng chữ **B** cuối chuỗi bit để xác định đó là số nhị phân.

- Các linh kiện điện tử cấu tạo nên máy tính chỉ có hai trạng thái: có điện và không có điện. Hai trạng thái này có thể được biểu diễn bằng 1 và 0. Chính vì lý do này mà hệ đếm cơ số 2 là hệ đếm duy nhất được dùng trong máy tính.

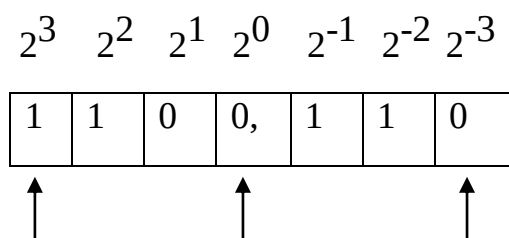
- Trong kỹ thuật máy tính, mỗi chữ số nhị phân được gọi là một bit (viết tắt của từ tiếng anh binary digit). Một cụm 4 bit tạo thành một nibble, cụm 8 bit tạo thành 1 byte, cụm 16 bit tạo thành 1 từ (word), cụm 32 bit tạo thành một từ kép (double word). Bit đầu tiên bên trái trong các số nhị phân gọi là bit có trọng số lớn nhất (Most Significant Bit, MSB), còn bit tận cùng bên phải gọi là bit có trọng số nhỏ nhất (Least Significant Bit, LSB). Vị trí của các bit trong nibble, byte, word, double word như sau:



Ví dụ 1: Số 101110.01b biểu diễn giá trị số:

$$101110.01b = 1 \times 2^5 + 0 \times 2^4 + 1 \times 2^3 + 1 \times 2^2 + 1 \times 2^1 + 0 + 0 \times 2^{-1} + 1 \times 2^{-2}$$

Ví dụ 2: cho 1 số nhị phân 1100,1102 được minh hoạ như hình vẽ:



MSB dấu phẩy nhị phân LSB

$$1100,1102 = 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 0 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2} + 0 \times 2^{-3}$$

Cách đếm số nhị phân: ta dùng một số nhị phân 4 bit trình bày như bảng sau:

2^3	2^2	2^1	2^0	Thập phân tương ứng
0	0	0	0	0
0	0	0	1	1
0	0	1	0	2
0	0	1	1	3
0	1	0	0	4
0	1	0	1	5
0	0	1	1	7
1	0	0	0	8
1	0	0	1	9
1	0	1	0	10
1	0	1	1	11
1	1	0	0	12
1	1	0	1	13
1	1	1	0	14
1	1	1	1	15

❖ Với số nhị phân 4 bit như trên có $2^4 = 16$ trạng thái khác nhau và số thập phân tương ứng lớn nhất là: $2^4 - 1 = 15$. Vậy với một số nhị phân n bit thì:

+ Số thập phân tương ứng lớn nhất $2^n - 1$.

+ Số trạng thái 2^n .

1.3. Hệ thập lục phân (Hexadecimal Number System):

- Nếu dùng hệ nhị phân thì sẽ cần một số lượng lớn các bit để biểu diễn. Trong thực tế để viết kết quả biểu diễn các số cho gọn lại người ta tìm cách nhóm 4 số hệ hai (1 nibble) thành một *số hệ mười sáu*. Khác với hệ BCD hệ 16 dùng hết các tổ hợp có thể của 4 bit để biểu diễn các giá trị số. Để làm được điều này người ta sử dụng các chữ số sẵn có của hệ mười (0 .. 9) để biểu diễn các giá trị số ứng với 0 .. 9 và dùng thêm các chữ cái A .. F để biểu diễn các giá trị còn lại ứng với 10 .. 15. Để phân biệt một số hệ mười sáu với các

số hệ khác ta kèm thêm chữ H ở cuối. Ta cũng dễ nhận thấy rằng số mười chỉ là một bộ phận của hệ mười sáu.

A	biểu diễn cho 10
B	biểu diễn cho 11
C	biểu diễn cho 12
D	biểu diễn cho 13
E	biểu diễn cho 14
F	biểu diễn cho 15

- Khi đếm đến 16 vì không còn chữ số nên phải thêm 1 sang bên trái để tạo thành '10',... Giá trị của một số hệ 16 bằng tổng các tích giữa giá trị của từng chữ số nhân với trọng số của nó. Trọng số của chữ số thứ i trong một số hệ 16 là 16^i : $S_{16} = \{0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E, F\}$

Ví dụ 1: Để biểu diễn số 255 ta cần đến 8 bit viết như sau:

$$255 = 11111111_2$$

Ví dụ 2: $2AE4H = 2 \times 16^3 + A \times 16^2 + E \times 16^1 + 4 \times 16^0 = 10980D$

1.4. Mã BCD (Binary Coded Decimal):

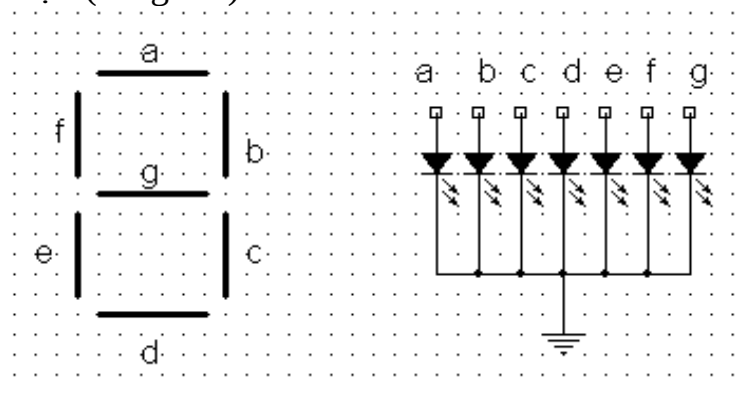
❖ Trong thực tế, đối với một số ứng dụng như đếm tần, đo điện áp, ... ngõ ra ở dạng số thập phân, ta dùng mã BCD. Mã BCD dùng 4 bit nhị phân để mã hóa cho một số thập phân 0..9. Như vậy, *các số hex A..F không tồn tại trong mã BCD*. Vì tầm quan trọng của các số BCD nên các bộ vi xử lý thường có các lệnh thao tác với chúng.

Ví dụ:

Số thập phân	5	2	9
Số BCD	0101	0010	1001

1.5. Mã hiển thị Led 7 thanh (7-segment display):

- Đối với các ứng dụng dùng hiển thị số liệu ra Led 7 đoạn, ta dùng mã hiển thị Led 7 đoạn (bảng 1.1).



Bảng 1.1: Bảng mã led 7 đoạn

Số thập phân	Số thập lục phân	Số nhị phân	Mã Led 7 đoạn	Hiển thị
			a b c d e f g	
0	0	0000	1 1 1 1 1 1 0	0
1	1	0001	0 1 1 0 0 0 0	1
2	2	0010	1 1 0 1 1 0 1	2
3	3	0011	1 1 1 1 0 1 1	3
4	4	0100	0 1 1 0 0 1 1	4
5	5	0101	1 0 1 1 0 1 1	5
6	6	0110	1 0 1 1 1 1 1	6
7	7	0111	1 1 1 0 0 0 0	7
8	8	1000	1 1 1 1 1 1 1	8
9	9	1001	1 1 1 0 0 1 1	9
10	A	1010	1 1 1 1 1 0 1	A
11		1011	0 0 1 1 1 1 1	B
12	B	1100	0 0 0 1 1 0 1	C
13	C	1101	0 1 1 1 1 0 1	
14	D	1110	1 1 0 1 1 1 1	D
15	E	1111	1 0 0 0 1 1 1	E
16	F			F

2. Chuyển đổi lẫn nhau giữa các hệ đếm:

Mục tiêu: Tính toán, chuyển đổi qua lại giữa các hệ đếm.

2.1. Hệ nhị phân và hệ thập phân:

❖ Chuyển số nhị phân thành số thập phân:

Để chuyển một số nhị phân thành một số thập phân, ta chỉ cần nhân các chữ số của số nhị phân với giá trị thập phân của nó và cộng tất cả các giá trị lại.

Ví dụ: $1011.11 = 1 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 1 \times 2^{-2} = 11.75$

❖ Chuyển số thập phân thành số nhị phân:

Để chuyển một số thập phân thành số nhị phân, ta dùng 2 phương pháp sau:

- **Phương pháp 1:** Ta lấy số thập phân cần chuyển trừ đi 2^i trong đó 2^i là số lớn nhất nhỏ hơn hay bằng số thập phân cần chuyển. Sau đó, ta lại lấy kết quả này và thực hiện tương tự cho đến 2^0 thì dừng. Trong quá trình thực hiện, ta sẽ ghi lại các giá trị 0 hay 1 cho các bit tùy theo trường hợp số thập phân nhỏ hơn 2^i (0) hay lớn hơn 2^i (1).

Ví dụ: Xét số 21 thì số 2^i lớn nhất là 2^4

$$\begin{array}{ccccc} 2^4 & 2^3 & 2^2 & 2^1 & 2^0 \\ 16 & 8 & 4 & 2 & 1 \end{array}$$

$$21 = 2^4 + 0 \times 2^3 + 2^2 + 0 \times 2^1 + 2^0 = 16 + 0 + 4 + 1$$

- **Phương pháp 2:** Lấy số cần chuyển chia cho 2, ta nhớ lại số dư và lấy tiếp thương của kết quả trên chia cho 2 và thực hiện tương tự cho đến khi thương cuối cùng bằng 0. Kết quả chuyển đổi sẽ là chuỗi các bit là các số dư lấy theo thứ tự ngược lại.

Ví dụ: Chuyển 227 ra số nhị phân

Số bị chia	Thương	Số dư
227	113	1 (LSB)
113	56	1
56	28	0
28	14	0
14	7	0
7	3	1
3	1	1
1	0	1 (MSB) (227 = 11100011b)

Để thực hiện chuyển các số thập phân nhỏ hơn 1 sang các số nhị phân, ta làm như sau: lấy số cần chuyển nhân với 2, giữ lại phần nguyên và lại lấy phần lẻ nhân với 2. Quá trình tiếp tục cho đến khi phần lẻ bằng 0 thì dừng. Kết quả chuyển đổi là chuỗi các bit là giá trị các phần nguyên.

Ví dụ: Chuyển 0.625 thành số nhị phân

$$0.625 \times 2 = 1.25$$

$$0.25 \times 2 = 0.5$$

$$0.5 \times 2 = 1.0$$

$$(0.625 = 0.101b)$$

2.2. Hệ nhị phân và hệ hex:

❖ Cách chuyển nhị phân sang hex

Phương pháp: các bit nhị phân được nhóm 4 bit từ LSB, mỗi nhóm 4 bit được chuyển sang số hex tương ứng (bảng 1.1). Nếu số bit không đủ thì cộng thêm bit 0 vào MSB.

Ví Dụ: $11101001102 = \underbrace{0011}_3 \underbrace{1010}_A \underbrace{0110}_6 = 3A616$

3. Mã hóa thông tin:

Mục tiêu: Hiểu cách mã hóa thông tin trong hệ vi xử lý.

❖ Khái niệm về mã hóa

Mã hóa thông tin là quy ước về cách biểu diễn thông tin trong máy tính. Trong máy tính người ta dùng mã nhị phân (số nhị phân) có độ dài (số bit) cố định để biểu diễn thông tin. Với độ dài từ mã là n ta có thể biểu diễn được 2^n trạng thái khác nhau.

3.1. Mã hóa các thông tin không số:

3.1.1. Mã hóa chữ và dữ liệu kiểu văn bản:

Đơn vị cơ sở của dữ liệu văn bản là chữ. Chữ ở đây được hiểu theo nghĩa rộng, không chỉ là các chữ cái Latinh mà kể cả chữ số, các dấu chính tả, các dấu toán học, các kí hiệu để trình bày. Mặt khác không phải dân tộc nào cũng dùng chữ Latinh nên đối với một số dân tộc có thể có những chữ riêng. Chúng ta dùng thuật ngữ *ký tự* (character) với ý nghĩa là một ký hiệu dùng trong văn bản.

Nếu dùng một vùng nhớ k bit để mã hóa một chữ thì chỉ có thể biểu diễn tối đa được 2^k ký tự vì chỉ có thể tạo được đúng 2^k các mã nhị phân khác nhau. Điều này giải thích tại sao người Mỹ chỉ cần 7 bit để mã hóa cho các chữ của họ; để có thêm các mặt chữ Châu Âu, chữ Hy Lạp hay người Nhật phải dùng các mã 16 bit.

Các văn bản được hình dung như một chuỗi ký tự. Nội dung một cuốn sách, một bài thơ được đưa vào máy tính là những ví dụ cụ thể về thông tin văn bản. Hầu hết các máy tính và môi trường lập trình hiện nay đều sử dụng một byte để mã hóa một chữ.

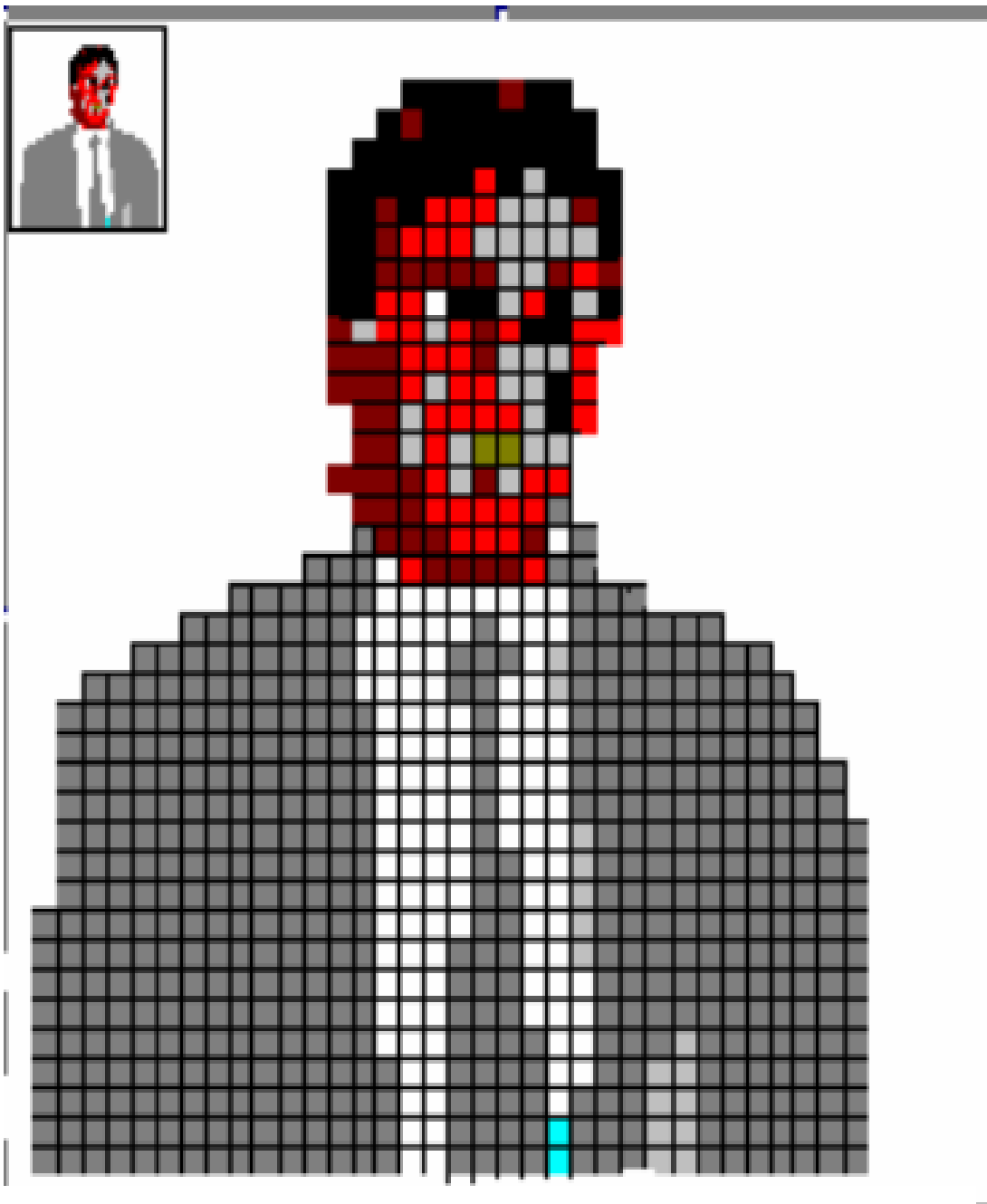
Về nguyên tắc có thể mã hóa giá trị sai hay không bởi bit0, giá trị đúng hay không bởi bit1. Tuy nhiên ít khi người ta sử dụng tới mức bit vì cơ chế địa chỉ hóa thường ít nhất ở mức byte. Khi đó người ta vẫn dùng một byte để mã hóa các giá trị logic.

3.1.2. Các dữ liệu logic:

Dữ liệu loại logic chỉ có thể hiện một trong hai trạng thái đối lập là đúng/sai, hoặc có/không. Điều này ta thường thấy trong rất nhiều loại hồ sơ. Ví dụ: Trong lý lịch cá nhân: họ tên, quê quán là dữ liệu kiểu văn bản, ngày tháng năm sinh, lương có thể hiện bằng số, còn các thông tin như là đoàn viên thì không, có gia đình hay không là các thông tin có kiểu logic. Các thông tin kiểu logic chịu tác động của các phép toán so sánh, các phép toán nhân logic “và”, cộng logic hoặc hay phủ định logic “không”.

Về nguyên tắc có thể mã hóa giá trị sai hay không bởi bit0, giá trị đúng hay có bởi bit1. Tuy nhiên ít khi người ta sử dụng tới mức bit vì cơ chế địa chỉ hóa thường ít nhất ở mức byte. Khi đó người ta vẫn dùng một byte để mã hóa các giá trị logic.

3.1.3. Hình ảnh:



Hình 1.1. Ảnh bitmap

Hình ảnh cũng có thể xử lý bằng máy tính. Khác với hình ảnh thông thường, hình ảnh trong máy tính được mã hóa dưới dạng nhị phân. Có rất nhiều kiểu mã hóa ảnh trong đó hai kiểu thông dụng nhất là Ảnh bitmap (nghĩa là bản đồ các bit) thể hiện ảnh như một lưới điểm. Như vậy mỗi điểm sẽ phải nằm trong một hàng và một cột nào đó trong lưới, ngoài ra màu của

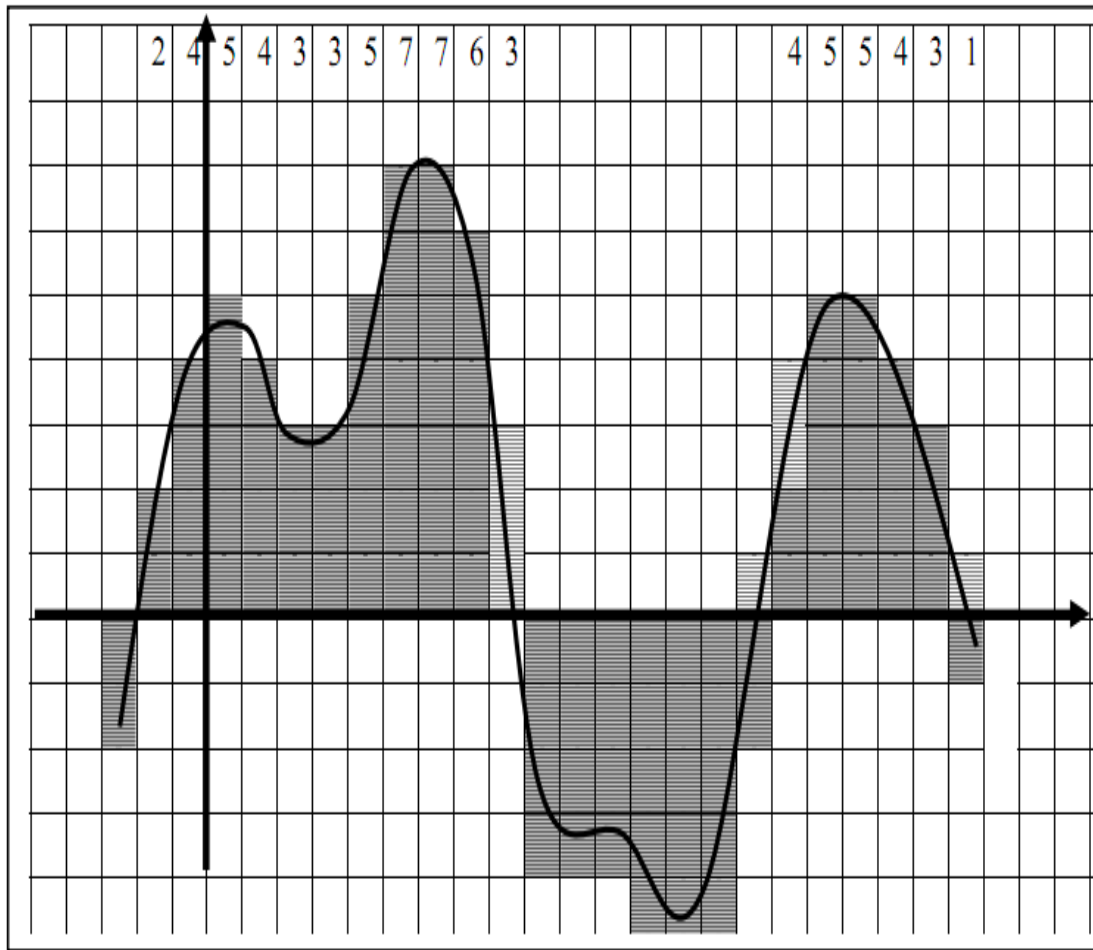
điểm cũng được mã hóa.

Các ảnh khí tượng do các vệ tinh chụp gửi về, ảnh phong cảnh, chân dung đều có thể thể hiện theo kiểu này. Ta cũng có thể đưa một ảnh bất kỳ vào máy dưới dạng bitmap bằng máy quét ảnh (scanner), máy quay video số (digital video camera) hay máy chụp ảnh số (digital camera)... Nói chung dữ liệu ảnh này là dữ liệu lớn. Vì vậy, người ta thường sử dụng các kỹ thuật nén ảnh trước khi đưa vào máy lưu trữ và khôi phục ảnh khi trình bày. Có rất nhiều chuẩn ảnh khác nhau, chủ yếu khác nhau ở cách tổ chức để nén được ảnh mà vẫn giữ được chất lượng và thể hiện được các hiệu ứng ảnh. Còn lúc hiển thị để xem thì ảnh sẽ được khôi phục dưới dạng bitmap. Ảnh thể hiện theo từng điểm còn gọi là ảnh raster.

Kiểu thứ 2 thể hiện ảnh theo cách vẽ. Kiểu này chỉ phù hợp với các ảnh có thành phần 1 các điểm rời rạc, các đường hoặc hình thể hiện bằng các đường biên như bản vẽ kiến trúc các bản vẽ kỹ thuật, bản đồ. Cách lưu trữ là lưu thông tin về các thành phần của ảnh. Đối với một đoạn thẳng thì chỉ lưu tọa độ các đầu mút, đối với một hình tròn thì chỉ lưu tọa độ tâm và bán kính... Vì thế các ảnh này thường gọn gàng và dễ phóng to thu nhỏ (vì chỉ dùng các phép biến đổi tọa độ). Các ảnh kiểu này gọi là ảnh vector.

3.1.4. Âm thanh:

Âm thanh cũng có thể được xử lý bằng máy tính. Cũng có nhiều phương pháp mã hóa âm thanh. Cách đơn giản nhất là mã hóa bằng cách xấp xỉ dao động sóng âm bằng một chuỗi các byte thể hiện biên độ dao động tương ứng theo từng khoảng thời gian bằng nhau. Dĩ nhiên các đơn vị thời gian này cần phải đủ nhỏ để không làm nghèo âm thanh. Đơn vị thời gian này gọi là chu kỳ lấy mẫu. Hình vẽ dưới đây minh họa cách lưu trữ xấp xỉ sóng âm, theo đó sẽ lưu lại dãy các giá trị sau (xem hình 1.2).



Hình 1.2. Số hóa âm thanh

- Khi phát, một mạch điện sẽ khôi phục lại sóng âm với một sai lệch chấp nhận được.
- Một cách khác là phân tích dao động âm thanh thành tổng các dao động điều hòa (các dao động hình sin với tần số và biên độ khác nhau) và chỉ lưu lại các đặc trưng về tần số và biên độ.
- Còn có nhiều cách mã hóa âm thanh dựa theo những nguyên lý nén dữ liệu rất hiệu quả. Việc số hóa âm thanh cũng được thực hiện nhờ các thiết bị chuyên dụng. Xử lý âm thanh trên máy tính gồm những việc sau:
 - + Thu và mã hóa âm thanh.
 - + Biên tập (sửa chữa, ghép, cắt).
 - + Phân tích (tìm các đặc trưng để nhận dạng tiếng nói). Một số máy tính đã có thể nghe được các lệnh đơn giản. Các máy điện thoại di động hiện nay đã có khả năng nhận dạng tiếng nói.
 - + Tổng hợp tiếng nói. Ở mức độ đơn giản máy tính có thể đọc văn bản